

(19) 日本国特許庁 (J P)

(12) 公開特許公報 (A)

(11) 特許出願公開番号

特開2001-102939

(P2001-102939A)

(43) 公開日 平成13年4月13日 (2001. 4. 13)

(51) Int.Cl.<sup>7</sup>

H 0 3 M 13/27

識別記号

F I

H 0 3 M 13/27

データ\* (参考)

5 J 0 6 J

審査請求 未請求 請求項の数 6 O L (全 24 頁)

(21) 出願番号 特願平11-279927

(22) 出願日 平成11年9月30日 (1999. 9. 30)

(71) 出願人 000001889

三洋電機株式会社

大阪府守口市京阪本通2丁目5番5号

(72) 発明者 藤田 昌士

大阪府守口市京阪本通2丁目5番5号 三

洋電機株式会社内

(72) 発明者 藤野 規夫

大阪府守口市京阪本通2丁目5番5号 三

洋電機株式会社内

(74) 代理人 100064746

弁理士 深見 久郎 (外3名)

最終頁に続く

(54) 【発明の名称】 データ順序変換装置

(57) 【要約】

【課題】 メモリ容量が小さくてすむデータ順序変換装置を提供する。

【解決手段】 デインターリーバ4において、6つのメモリブロックMB1～MB6で1スーパーフレーム分のメモリ容量を有するメモリ6を構成する。2つのメモリブロックMB1, MB2を選択してX方向に配列し、X方向に向かって0.5スーパーフレーム分のデータコード列の読出を行なう。これと並行して2つのメモリブロックMB5, MB6を選択してY方向に配列し、Y方向に向かって0.5スーパーフレーム分のデータ駆動列を順次書込む。2スーパーフレーム分のメモリ容量を必要としていた従来に比べ、メモリ容量が小さくてすむ。

